

晶体管级关键路径分析工具

产品简介

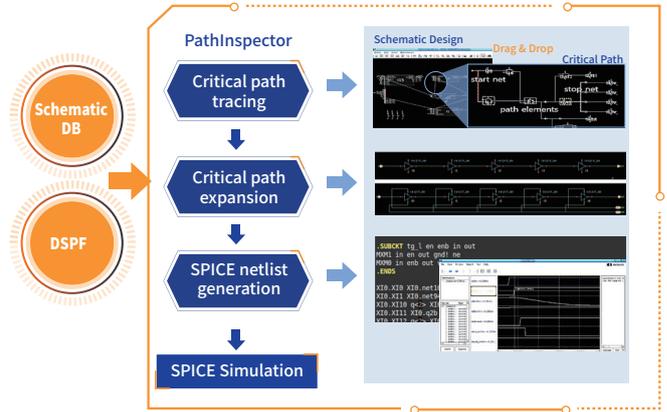
PathInspector 为客户提供了晶体管级关键路径追踪、提取解决方案，用以确保全芯片仿真精度和性能。其关键电路提取技术功能强大，可帮助用户提取关键路径的 SPICE 网表，包括寄生参数等。PathInspector 用户界面友好，可提供基于图形界面的使用环境，并支持访问 OA 格式的原理图数据库。

产品优势

- 适用于晶体管级设计的高效关键路径追踪
 - 自动生成带寄生参数的网表
 - 直接访问 OpenAccess 原理图 / 网表数据库
- 可实现快速、高精度电路仿真
- 交互式关键路径分析以减少设计迭代周期
 - 在早期设计阶段修复关键路径时序冲突
 - 通过 PathInspector 减少验证周期
- 灵活的设计数据接口（原理图或网表）
- 灵活的工具集成
 - 与 NanoSpice 和其它第三方电路仿真器接口兼容
 - 支持 SPICE 网表接口流程
- 负载效应感知电路扩展
- 自动输入分配

产品应用

- 定制 SoC 设计
- 存储器设计



技术规格

- 灵活的关键路径定义
- 配备直接原理图数据库接口
- 支持 primitive cell 逻辑功能提取
- 支持关键路径的子电路提取
- 灵活的数据输入设置（SPICE 网表和 RC 寄生参数文件）
- 自动为输入设置偏置点，用于精确电路仿真
- 支持经过充分验证的第三方仿真器（NanoSpice、NanoWave）接口
- 晶体管级电路路径追踪和提取
 - 基于图形化界面的交互式关键路径追踪
 - 通过 terminal rule 完成关键路径扩展
 - 支持生成包含 DSPF 耦合效应的 Spice 网表
- 图形可视化
 - 支持第三方工具的 OpenAccess 原理图数据库配备原理图查看器和追踪器
 - 交互式交叉探测